

SYLLABUS

Domaine: ...Science et technique.....Filière: ...Electromécanique
Spécialité: ...Electromécanique.....
Semestre: Master II Année scolaire : ...2020/2021.....

Identification de la matière d'enseignement

Intitulé : ...Informatique Industrielle.....

Unité d'enseignement:UEM 3.2.2...

Nombre de Crédits: .04. Coefficient : .02.

Volume horaire hebdomadaire total :

- Cours (nombre d'heures par semaine) : ...1.30h...
- Travaux dirigés (nombre d'heures par semaine) : ...00h.....
- Travaux pratiques (nombre d'heures par semaine) : ...00h.....

Responsable de la matière d'enseignement

Nom, Prénom, Grade : ...Dr Farah Lotfi.....

Localisation du bureau (Bloc, Bureau) :

Email : ...farahlot@yahoo.com.....

Tel (Optionnel) :05 55 13 06 01.....

Horaire du cours et lieu du cours : ...17.00h-18.00h

Description de la matière d'enseignement

Prérequis :.....Logique combinatoire et calculateur

Objectif général de la matière d'enseignement :L'architecture des Microprocesseur et microcontrôleur ainsi que l'interfaçage de ces derniers

Objectifs d'apprentissage : (de 3 à 6 Lignes, n'inclure que les objectifs que vous évaluez)

.....Interfaçage et programmation des périphériques tel que RS 232 PPI 8255

.....

Contenu de la matière d'enseignement

- **Architecture Interne des microprocesseurs**
- **Architecture interne des microcontrôleurs**
- **Architecture externe des microprocesseurs et microcontrôleurs**
- **L'interfaçage des microprocesseurs**
- **L'interface PPI 8255**
- **L'interface RS 232**
- **Programmation**

Modalités d'évaluation

Nature du contrôle	Pondération en %
Examen	100
Micro – interrogation	0
Travaux dirigés	0
Travaux pratiques	0
Projet personnel	
Travaux en groupe	
Sorties sur terrains	
Assiduité(Présence /Absence)	0
Autres (à préciser)	
Total	100%

Références & Bibliographie

Textbook (Référence principale) :		
Titre de l'ouvrage	Auteur	Éditeur et année d'édition
Les références de soutien si elles existent :		
Titre de l'ouvrage(1)	Auteur	Éditeur et année d'édition
Titre de l'ouvrage(2)	Auteur	Éditeur et année d'édition

Planning du déroulement du cours

Semaine	Titre du Cours	Date
1	Architecture Interne des microprocesseurs	
2	Architecture Interne des microprocesseurs	
3	Architecture interne des microcontrôleurs	
4	Architecture interne des microcontrôleurs	
5	Architecture externe des microprocesseurs et microcontrôleurs	
6	Architecture externe des microprocesseurs et microcontrôleurs	
7	L'interfaçage des microprocesseurs	
8	L'interfaçage des microprocesseurs	
9	L'interface PPI 8255	
10	L'interface PPI 8255	
11	L'interface RS 232	
12	L'interface RS 232	
13	Programmation	
14	Programmation	
15	Programmation	
	Examen de fin de semestre	
	Examen de rattrapage	

N°	NOM ET PRENOM	EMARGEMENT
01		
02		
03		
04		
05		
06		
07		
08		
09		
10		
11		
12		
13		
14		
15		
16		
17		
18		
19		
20		
21		
22		
23		